

(2019-02-22) Réunion préparation SVT1a (LESIA+CNES)

Goals

- Discussion entre équipes CNES, logiciel de Vol (LV) et ROC afin de préparer les essais SVT1 au MOC

Date

22 févr. 2019

Attendees

- [Antonio Vecchio](#)
- [Diane Berard](#)
- [Philippe Plasson](#)
- [Xavier Bonnin](#)
- [Eric Lorfevre](#)

Agenda

1. Rappels SVT1
2. Essais d'interfaces MOC-RPW (exécution séquences de TC)
3. MAJ LV RPW (DAS + LFR)
4. SFT RPW
5. Validation fichiers MDOR

Discussion items

Item	Notes	Action-Items
1	<ul style="list-style-type: none">• SVT1a prévu entre 26 avril et 2 mai 2019• Slot de 8h pour RPW (probablement le 1 ou 2 mai d'après MOC)• Ordre prévue d'exécution : Tests execution séquences TC puis MAJ LV• Il faudrait réaliser également SFT RPW + MAJ IDB + seuil/FDIR entre SVT1a et SVT1b (prévu fin juillet-début aout 2019)	
2.	<ul style="list-style-type: none">• La durée d'essais des séquences ne devrait pas excéder 3 heures au maximum	

3.	<ul style="list-style-type: none"> • MAJ LV via MOC <ul style="list-style-type: none"> ◦ avec status/checksum ◦ Verifier EEPROM via CRC : 1 DAS 1 LFR — fichiers SRAYL DU DAS + démarrer DAS plus verifier que la version est OK dans HK + démarrer LFR + vérifier HK LFR version ◦ 1 EEPROM chargée. Second EEPROM à charger plus tard après vérification que tout marche bien sur la EEPROM1 —> A faire pendant SVT1-B? Voir avec MOC ◦ chargement DAS ~5000 TC (10 TC/s) —> 500 sec / pour LFR moins de 5 min. • Est-ce que l'on aura les bonnes sorties pour analyser la MAJ a posteriori? Les sorties devraient être très similaires à celles fournies pour les essais IGST4-2. 	<ul style="list-style-type: none"> • Action Xavier: demander à Sylvain L. si chargement EEPROM2 possible durant SVT1b • Action Xavier: envoyer output IGST42 à LV et CNES
4	<ul style="list-style-type: none"> • Quid SFT par MOC? <ul style="list-style-type: none"> ◦ Compliqué à réaliser, si possible à faire via ADS directement ◦ Pas nécessaire de le faire au MOC juste après la MAJ LV, mais à faire suffisamment de temps avant SVT1B pour vérifier. 	<ul style="list-style-type: none"> • Action Xavier: indiquer à Sylvain Lodiote la demande de SFT RPW
5	<ul style="list-style-type: none"> • Validation fichiers MDOR niveau LESIA? <ul style="list-style-type: none"> ◦ Vérifier que le contenu est correct avant envoi au MOC —> Conversion MDOR en fichiers TC scripts GSE, puis tester sur EM1 au LESIA. Ecrire un outil dédié et faire rapport de validation —> Action Diane. ◦ Récupération des fichiers TCscripts pour MDOR, voir DAS UM. • Validation/test niveau MOC? <ul style="list-style-type: none"> ◦ Test compatibilité/interface validé par le MOC —> OK ◦ Est-il possible d'envisager des vérifications plus poussées côté MOC avant SVT1a? Voir avec Sylvain Lodiote 	
6.	<ul style="list-style-type: none"> • MAJ IDB et FDIR <ul style="list-style-type: none"> ◦ Entrées à fournir, puis prévoir une discussion (ACTION pour Eric) ◦ Reprendre fonctions de transfert ◦ Revoir seuils FDIR (ajouter de la marge pour éviter des déclenchements intempestifs) (TVAC —> delta entre mesures physiques (sondes) et seuils un peu juste) 	<ul style="list-style-type: none"> • Action Eric: préparer inputs et prévoir discussions concernant MAJ IDB et seuils FDIR
7.	<ul style="list-style-type: none"> • Présence à l'ESOC durant SVT1? <ul style="list-style-type: none"> ◦ Equipe LV (éventuel support à distance, pas nécessaire sur place a priori) ◦ Equipe CNES (éventuel support à distance, pas nécessaire sur place a priori) ◦ Si problème durant MAJ LV —> analyses post-mortem ◦ cf. avec SL si au final présence nécessaire ou support à distance suffisant (également pour le ROC)? 	<ul style="list-style-type: none"> • Action Xavier: demander à Sylvain si présence nécessaire pour ROC

Action items

Attached items

- [ReportMOC-RPW-IGST42.zip](#)